



工作站實驗室

負責教師：王維倫老師

❖ 目標

1. 配合本系發展方向，本實驗室的教學研究方向以「超大型積體電路與系統晶片測試性設計」與「嵌入式系統設計」為主。
2. 「超大型積體電路與系統晶片測試性設計」發展目標：建立晶片及系統設計平台提供本系師生積體電路及系統晶片設計、測試、與驗證等相關課程之優質教學與研究環境，進而培養學生相關積體電路設計能力。
3. 「嵌入式系統設計」發展目標：以 ARM 晶片的「嵌入式系統」為主建立行動系統設計平台提供本系師生嵌入式系統、無線通訊、多媒體、與積體電路等相關課程之優質教學與研究環境，進而培養學生相關軟體程式、硬體電路與系統整合設計能力。

❖ 設備



工作站



實驗室配置